

VLSI Design Methodologies

VLSI tervezési módszerek



VLSI tervezési módszerek

VLSI Design Methodologies

Földesy Péter



Pázmány Péter Katolikus Egyetem • Budapest, 2011

© Földesy Péter

Kézirat lezárva: 2011. július 15.

ISBN: 978-963-308-046-7

Pázmány Péter Katolikus Egyetem

Nemzeti Fejlesztési Ügynökség
www.ujszechenyiterv.gov.hu
06 40 638 638



A projekt az Európai Unió támogatásával, az Európai Szociális Alap társfinanszírozásával valósul meg.

A kiadásért felel: Dr. Szuromi Szabolcs

Felelős szerkesztő: Földesy Péter

Műszaki szerkesztő: Dialóg Campus Kiadó – Nordex Kft.

Terjedelem: 479 dia